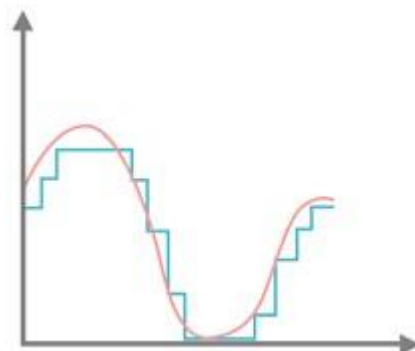




Table des matières

1. La numérisation d'un signal analogique	2
2. La restitution d'un signal échantillonné	3
3. L'alliance des deux mondes	3
4. Les « maux » binaires.....	4
4.1. Mot sur 4 bits	4
4.2. Comprendre « le poids des mots »	5
4.3. Conversion binaire décimal.....	5
4.4. Conversion décimal binaire.....	5
5. Le Convertisseur Numérique-Analogique (CNA).....	6
5.1. Exemple : CNA sur 4 bits 5kHz-8V.....	6
5.2. Caractéristique d'entrée-sortie d'un CNA.....	7
5.3. Exercice.....	7
6. Convertisseur Analogique-Numérique (CNA).....	8
6.1. Caractéristique d'entrée-sortie du CNA.....	8

Le propre de l'électronique consiste à acquérir un certain nombre de grandeurs physiques, à traiter électroniquement ces grandeurs, puis à piloter en conséquence un certain nombre d'actionneurs, qui devront délivrer en sortie, les informations et actions conformes à la fonction d'usage du dispositif.





1. La numérisation d'un signal analogique

Pour stocker ou analyser une tension (ou un courant) provenant d'un capteur, il est nécessaire de l'échantillonner en mot binaire (nombre composé de 0 et de 1).

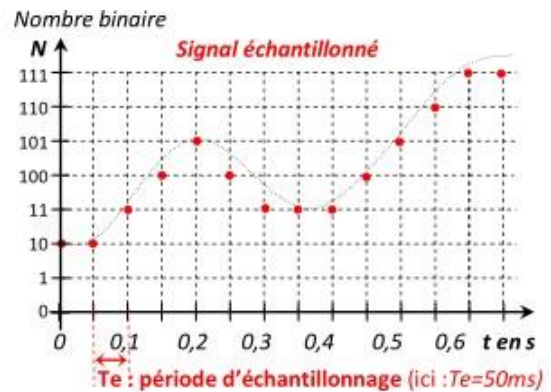
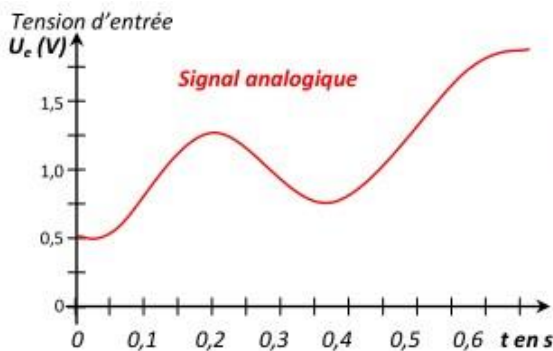
Convertisseurs Analogique Numérique (CAN). Le CAN convertit une tension (ou un courant) analogique en mot binaire.

Symbole du CAN



Pour cela on utilise en électronique un composant nommé le

Exemple : $N = \%1010\ 1011 = 171$



L'échantillonnage d'un signal analogique doit-être réalisé à intervalle de temps régulier. Cette durée se nomme la **période d'échantillonnage** T_e en seconde. On dit alors que le convertisseur est cadencé par un **signal d'horloge**.

Lorsqu'on choisit un convertisseur analogique-numérique, il faut donc prendre en compte sa fréquence d'échantillonnage f_e :

$$f_e = \frac{1}{T_e}$$

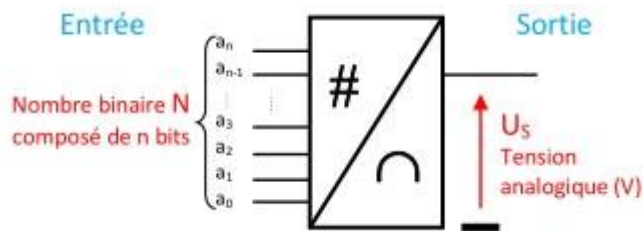
- f_e : fréquence d'échantillonnage (en Hz)
- T_e : période d'échantillonnage (en s)



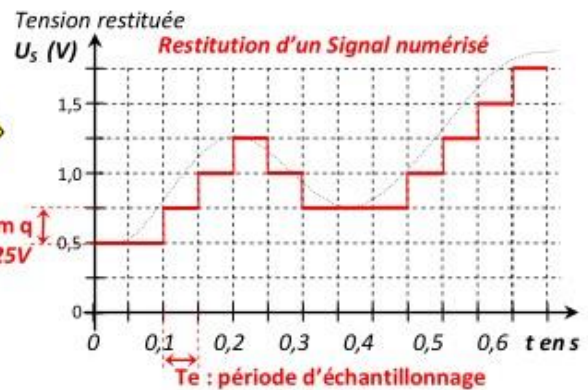
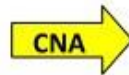
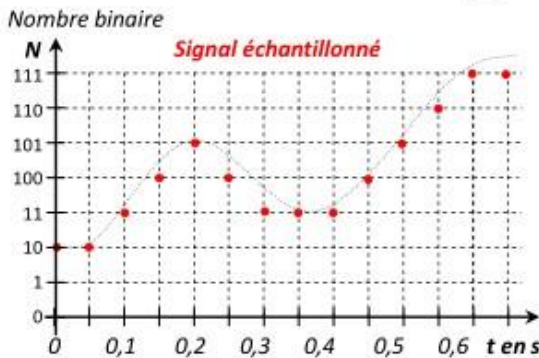
2. La restitution d'un signal échantillonné

Pour restituer une tension (ou un courant) analogique à partir d'un mot binaire N (nombre), on utilise un composant électronique qui se nomme le Convertisseur Numérique Analogique (CNA). Le CNA convertie un mot binaire (nombre) en tension (ou en courant).

Symbole du CNA



Pour restituer correctement le signal, il faut cadencer l'envoi des nombres vers le CNA par un signal d'horloge à la même fréquence d'échantillonnage f_e .



Lors de la restitution on peut observer la « hauteur d'une marche » qui correspond au « pas » du convertisseur. Ce « Pas » se nomme le **quantum** q convertisseur (en V ou A).

Le quantum est la plus petite tension (ou courant) que le convertisseur peut sortir.

Lorsque le nombre augmente d'une unité alors la tension(ou courant) de sortie augmente d'un quantum.

3. L'alliance des deux mondes

1. Compléter la structure générale d'une chaîne de conversion en précisant dans les cadres :

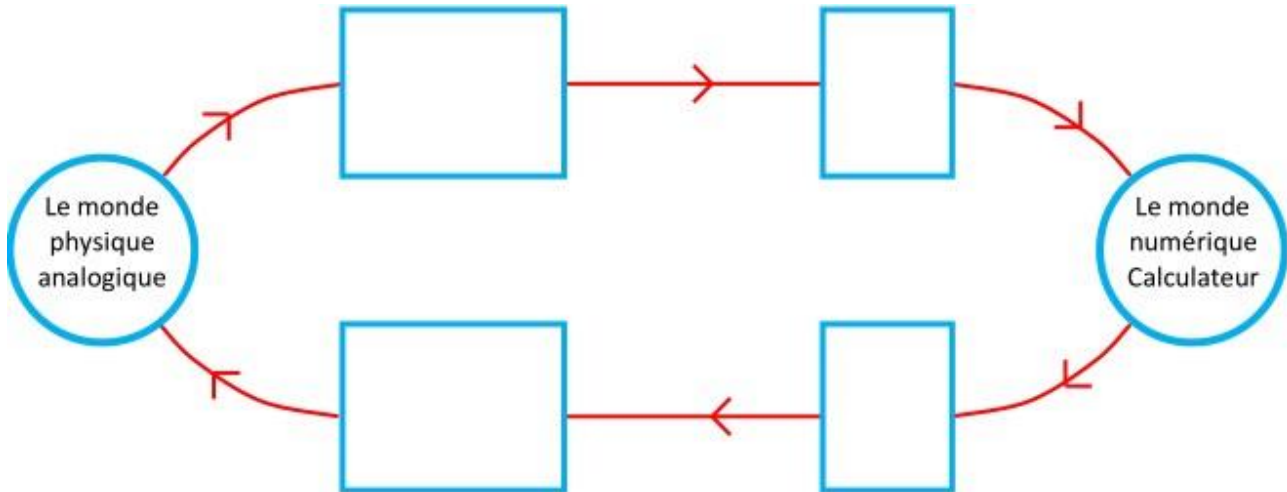
Pré-actionneur & actionneur, capteur & conditionneur, # /  ou  / #.

2. Préciser la nature des grandeurs transmises sur les flèches par :

Mot binaire, Grandeur analogique, Signal électrique numérisé, signal électrique analogique ;



CAN et CNA



4. Les « maux » binaires

4.1. Mot sur 4 bits

Nombre décimal	Mot binaire	Codage Hexadécimal
0	0000	0
1	0001	
2		

Nombre décimal	Mot binaire	Codage Hexadécimal

- Combien de combinaisons possibles peut-on faire avec 4 bits ? _____
- Indiquer le nombre maximal que l'on peut écrire sur 4 bits en binaire : $N_{MAX} = \% \text{ } ______$
- Quelle est sa valeur décimale ? $N_{MAX} = ____$ Soit un convertisseur de n bits :
 - Le nombre de combinaisons possibles : 2^n
 - Le nombre maximal : $N_{MAX} = 2^n - 1 = \%11\dots1111$

Exemple : Le convertisseur numérique-analogique d'un lecteur CD travaille sur 16 bits :

- Calculer le nombre de combinaisons possibles: _____
- Indiquer le nombre maximal : _____



CAN et CNA

Poids en binaire	2 ⁷	2 ⁶	2 ⁵	2 ⁴	2 ³	2 ²	2 ¹	2 ⁰
15								
Hexadécimal								

Poids en binaire	2 ⁷	2 ⁶	2 ⁵	2 ⁴	2 ³	2 ²	2 ¹	2 ⁰
100								
Hexadécimal								

5. Le Convertisseur Numérique-Analogique (CNA)

Le CNA permet de convertir un nombre N en tension analogiques U proportionnelle. La relation entre U et N est donnée par :

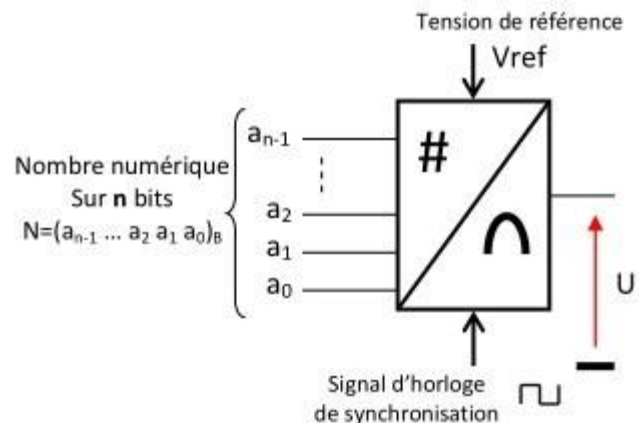
$$U = q \cdot N$$

- U : Tension de sortie (V)
- q : Quantum du convertisseur (V)
- N : Nombre décimal à convertir

L'un des moyens pour calculer le quantum en fonction de la tension de référence du constructeur est d'utiliser la relation :

$$q = \frac{V_{ref}}{2^n}$$

- q : Quantum du convertisseur (V)
- V_{ref} : Tension de référence du CNA
- n : Nombre de bit du convertisseur

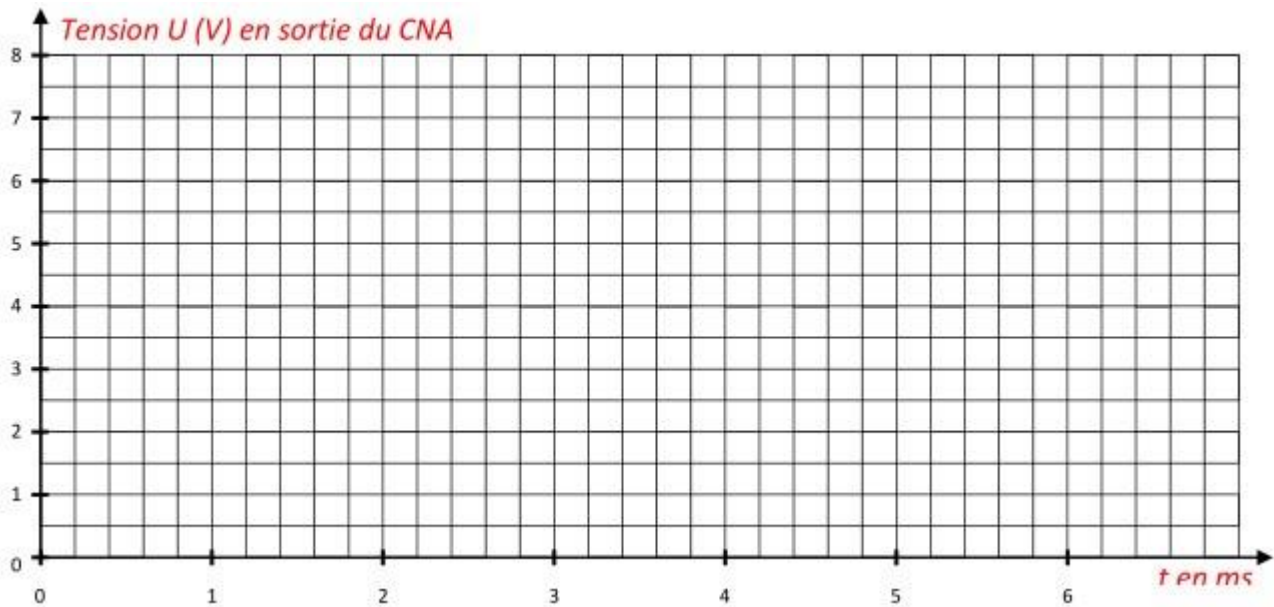


5.1. Exemple : CNA sur 4 bits 5kHz-8V

Un microprocesseur envoie une suite de nombres successifs avec une fréquence d'échantillonnage de f_e = 5 kHz sur un CNA de 4 bits de tension de référence 8 V.

8-9-10-11-12-12-13-13-14-14-14-13-13-13-12-12-11-10-9-8-7-6-5-4-4-3-3-2-2-2-3-3-4-4-5-6-....

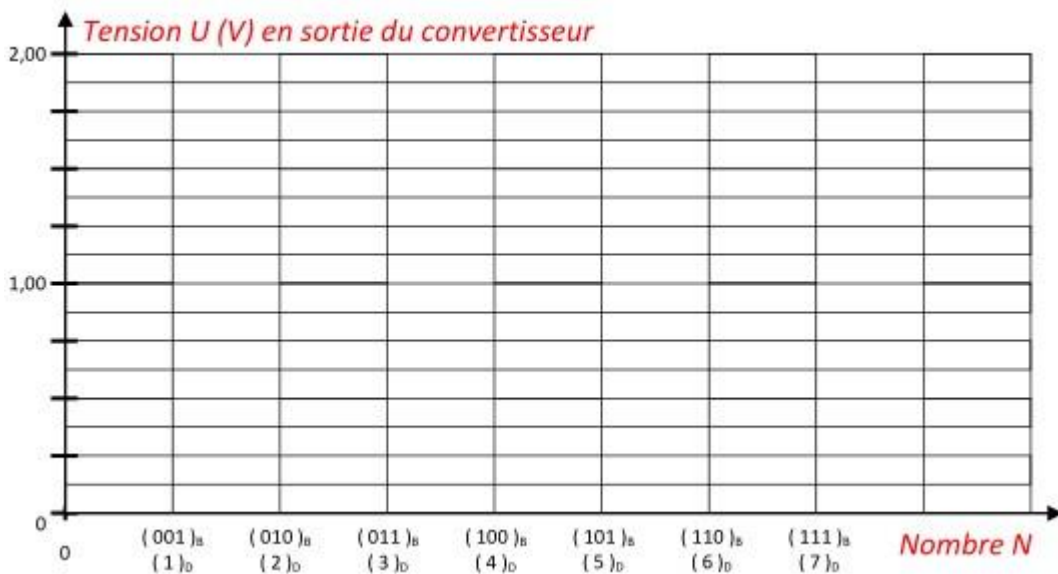
1. Calculer la période d'échantillonnage : T_e =
2. Calculer le quantum du convertisseur : q =
3. Représenter la tension en sortie du convertisseur.



5.2. Caractéristique d'entrée-sortie d'un CNA

La caractéristique d'un CNA représente l'évolution de la tension de sortie U (V) en fonction du nombre entier N en entrée.

Représenter la caractéristique d'un CNA 3 bits de tension de référence $V_{\text{ref}} = 2$ V, soit $q =$ _____



5.3. Exercice

Un convertisseur CNA 8 bits fournit une tension de 0,664 V lorsqu'il reçoit un nombre %1 0 1 0 1 0 1 0.

1. Déterminer le quantum du convertisseur.



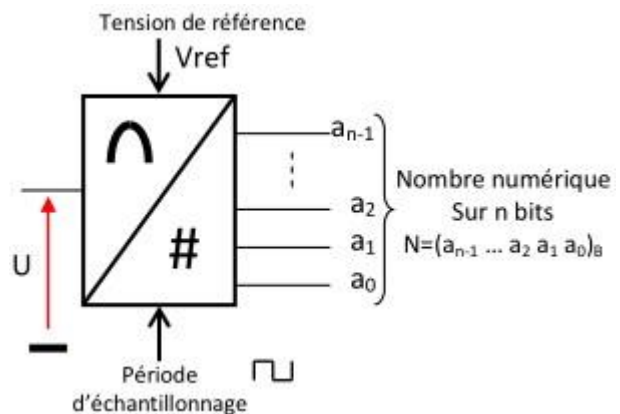
2. Déterminer la tension maximale que peut fournir ce convertisseur en sortie. Cette tension est appelée tension de la pleine échelle (U_{PE}).
3. Déterminer la tension de référence V_{ref} du convertisseur.

6. Convertisseur Analogique-Numérique (CNA)

Il permet de convertir une tension U en nombre binaire N .

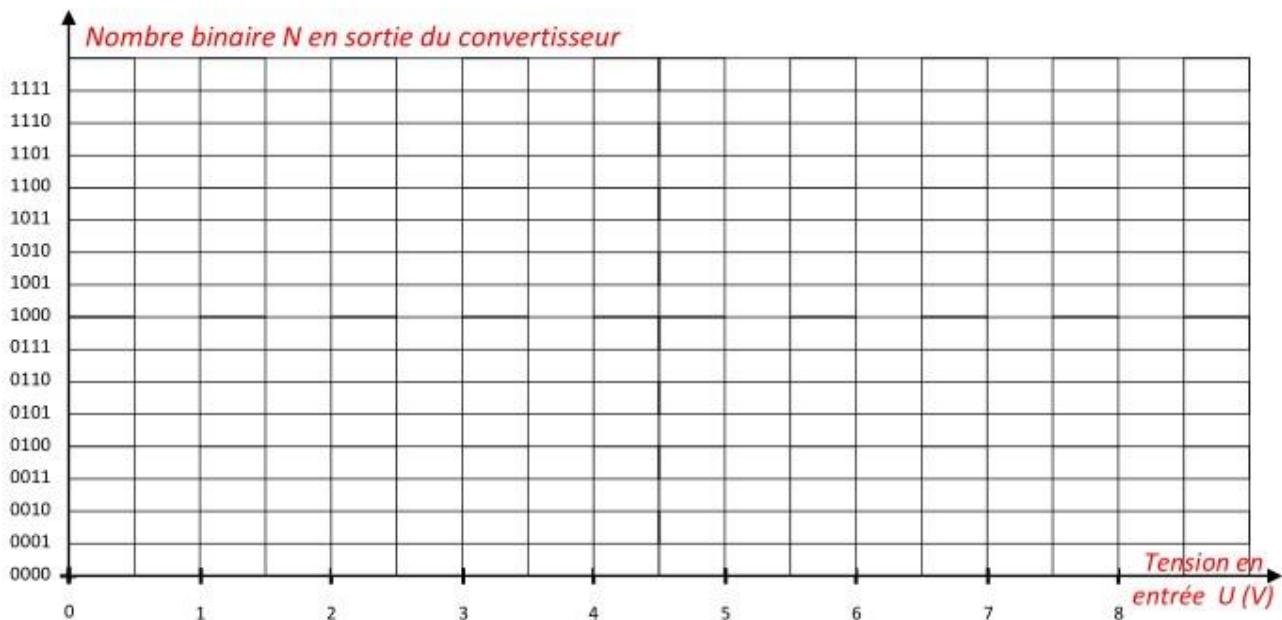
$$N = \text{Tronquer}\left(\frac{U}{q}\right)$$

- N : Nombre décimal en sortie
- U : Tension d'entrée à convertir (V)
- q : Quantum du convertisseur (V)



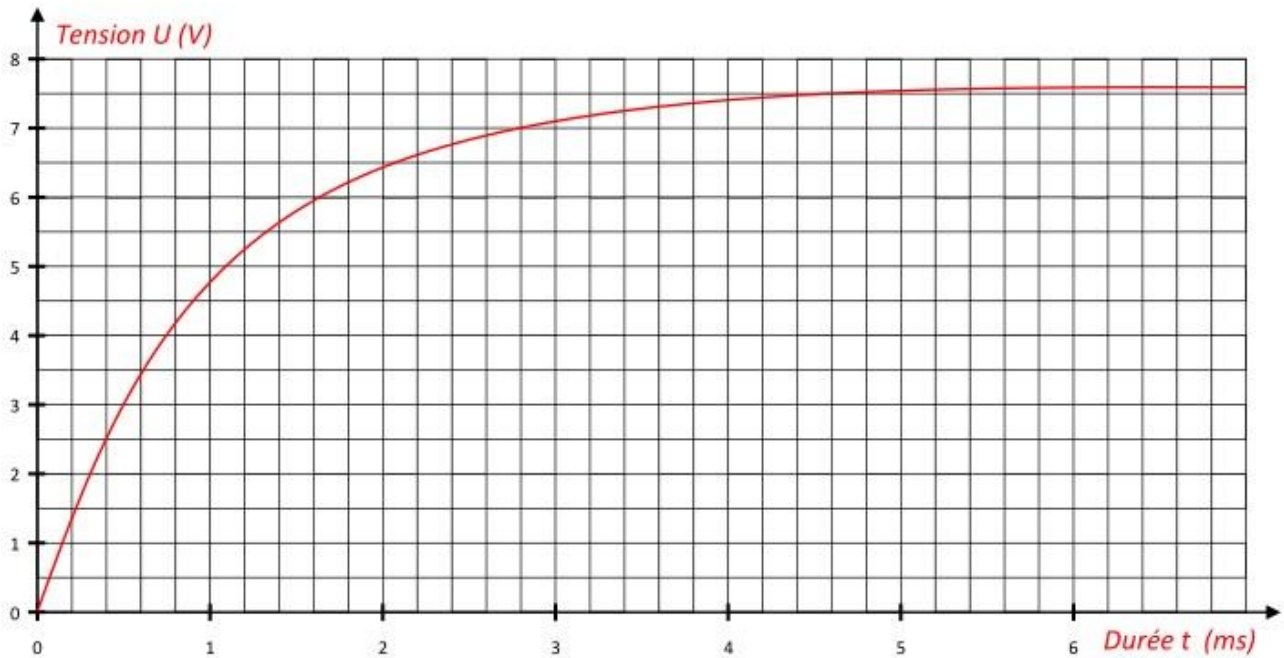
6.1. Caractéristique d'entrée-sortie du CNA

Elle représente l'évolution du nombre binaire N en fonction de la tension d'entrée U en V analogique. Représenter la caractéristiques d'un CAN 4 bits, de tension de référence 8 V, soit $q =$ _____



Exemple :

Soit une tension analogique $U(t)$ (voir figure ci-dessous) qui arrive sur un convertisseur analogique-numérique de quantum $q = 0,5$ V et de période d'échantillonnage $T_e = 0,2$ ms.



1. Échantillonner la tension analogique du graphique par des points rouges.
2. Numériser la tension analogique.

0	2 = %0010			

3. Reconstituer le signal numérisé en tension sur le graphique.